



UNIVERSITÀ DEGLI STUDI DI PALERMO

DIPARTIMENTO	Ingegneria
ANNO ACCADEMICO OFFERTA	2015/2016
ANNO ACCADEMICO EROGAZIONE	2016/2017
CORSO DILAUREA MAGISTRALE	INGEGNERIA ELETTRONICA
INSEGNAMENTO	LABORATORIO DI MICROELETTRONICA
TIPO DI ATTIVITA'	B
AMBITO	50364-Ingegneria elettronica
CODICE INSEGNAMENTO	15974
SETTORI SCIENTIFICO-DISCIPLINARI	ING-INF/01
DOCENTE RESPONSABILE	GIACONIA GIUSEPPE Professore Associato Univ. di PALERMO COSTANTINO
ALTRI DOCENTI	
CFU	6
NUMERO DI ORE RISERVATE ALLO STUDIO PERSONALE	96
NUMERO DI ORE RISERVATE ALLA DIDATTICA ASSISTITA	54
PROPEDEUTICITA'	
MUTUAZIONI	
ANNO DI CORSO	2
PERIODO DELLE LEZIONI	2° semestre
MODALITA' DI FREQUENZA	Facoltativa
TIPO DI VALUTAZIONE	Voto in trentesimi
ORARIO DI RICEVIMENTO DEGLI STUDENTI	GIACONIA GIUSEPPE COSTANTINO Martedì 12:00 13:30 Dipartimento di Ingegneria Edif. 9 stanza U011 - Engineering Dept. Builg. 9 room U011 Mercoledì 12:00 13:30 Dipartimento di Ingegneria Edif. 9 stanza U011 - Engineering Dept. Builg. 9 room U011

DOCENTE: Prof. GIUSEPPE COSTANTINO GIACONIA

PREREQUISITI	
RISULTATI DI APPRENDIMENTO ATTESI	<p>Conoscenza e capacità di comprensione L'insegnamento si prefigge la progettazione ed il dimensionamento di un sistema elettronico programmabile. Si analizzano i metodi di progetto acquisiti in precedenti insegnamenti e gli strumenti adatti allo sviluppo di applicazioni complete comprendenti un sistema digitale come cuore della soluzione. Capacità di applicare conoscenza e comprensione Lo studente maturerà una profonda conoscenza pratica relativa al dimensionamento di un sistema digitale di media complessità. Sarà inoltre in grado di interfacciare tale sistema con uno scenario costituito generalmente da sensori ed attuatori ed interfacce logiche di connessione degli stessi al microprocessore e/o microcontrollore prescelto. Il laboratorio sperimentale si incentrerà infatti sulla reale implementazione di un caso di studio da risolvere mediante l'ausilio di un sistema digitale programmato, approfondendo sia il dimensionamento della parte hardware sia la definizione del firmware di controllo e gestione dell'intera applicazione target. Autonomia di giudizio (making judgements) Lo studente sarà in grado di progettare autonomamente un sistema digitale di media complessità, comprendendo a fondo le funzionalità da esso esplicitate a partire dal layout della scheda che lo contiene e dalla descrizione del firmware contenuto nella memoria di programma del sistema stesso. Abilità comunicative (communication skills) Lo studente acquisirà la competenza per discutere dei sistemi elettronici programmabili maggiormente in uso nell'elettronica moderna in contesti scientifici di livello tecnico elevato, forte della conoscenza pratica delle soluzioni tecniche circuitali e firmware relative ai suddetti sistemi. Capacità di apprendere (learning skills) L'insieme delle conoscenze maturate durante il corso sono in primo luogo rivolte a dotare lo studente degli strumenti essenziali per poter operare con pienezza di autonomia e comprendere la trattazione di argomenti complessi, normalmente svolti all'interno in un corso di dottorato o che possono costituire casi di studio nel mondo del lavoro.</p>
VALUTAZIONE DELL'APPRENDIMENTO	Progetto e realizzazione di un Sistema Digitale programmabile e redazione di Relazione Tecnica Finale
OBIETTIVI FORMATIVI	L'insegnamento si prefigge di portare a compimento il progetto e la realizzazione di un sistema elettronico programmabile. L'altro obiettivo consiste nella redazione di un Raporto Tecnico Finale volto alla descrizione di dettaglio del progetto realizzato e delle relative fasi di test sperimentali portare a compimento.
ORGANIZZAZIONE DELLA DIDATTICA	Laboratorio assistito
TESTI CONSIGLIATI	<ul style="list-style-type: none">•Appunti e note forniti durante il corso e sul sito web del docente.•G.Baccolini C.Offelli: Microelaboratori, note di hardware. - Città Studi Edizioni.•A.Clements: Principle of Computer Hardware Third Ed. - Oxford University Press

PROGRAMMA

ORE	Laboratori
120	Progetto e realizzazione di un sistema elettronico programmabile con vincoli di specifica definiti dal docente. Suddivisione in gruppi di lavoro e definizione delle specifiche dei sottosistemi componenti. Definizione dei task di progetto e ripartizione HW/SW. Realizzazione dei task e costruzione fisica del sistema in laboratorio. Realizzazione delle prove sperimentali.